

# Design circuits intégrés miniaturisés



Concevoir, réaliser et tester des systèmes miniaturisés et économes en énergie

## DESCRIPTION

Les activités de la plateforme couvrent les thématiques de la conception et du test de circuits intégrés, du développement de logiciels bas niveau associés, pour répondre à l'enjeu de disposer sur une puce de toutes les fonctions d'un système complet embarqué (exécution d'applications complexes dans des objets miniaturisés).

La plateforme se caractérise par :

- La maîtrise de toute la chaîne de conception de la définition à la réalisation
- L'expertise dans tous les domaines de la conception : analogique, RF, numérique
- Un accès aux technologies les plus avancées permettant de concevoir des systèmes, de l'architecture au prototype silicium

Elle s'appuie sur un environnement de prototypage virtuel CAO de haut niveau, permettant l'exploration et l'évaluation rapide de solutions innovantes complexes (algorithmes, processeurs, architectures, logiciels embarqués...), avant leur réalisation et tests (puces dans leur version préindustrielle).

## COMPÉTENCES ET EXPERTISES

- Systèmes intégrés embarqués
- Circuits intégrés
- Logiciels embarqués
- Electronique numérique, analogique
- Radiofréquence

## LES MOYENS DISPONIBLES

- 2 installations d'émulation
- 1 équipement de test de niveau industriel
- Nombreux logiciels de CAO (Cadence, Mentor, Agilent, Synopsys, Intel)

## RÉFÉRENCES

Le LETI est certifié ISO 9001 V 2008.

NOKIA, STMicroelectronics, SOFRADIR, MicroOLED, TRIXELL AIRBUS Cassidian, Soitec, KALRAY, DELPHI, RENAULT, SCHNEIDER ELECTRIC, MAGILLEM.

## PERSPECTIVES DE COLLABORATIONS

- Expertise, conseil, prestations R&D
- Prototypage
- Caractérisation

## CONTACT PLATEFORME

philippe.liatard@cea.fr



Pour en savoir plus  
consultez en ligne  
la fiche Design circuits intégrés  
miniaturisés

